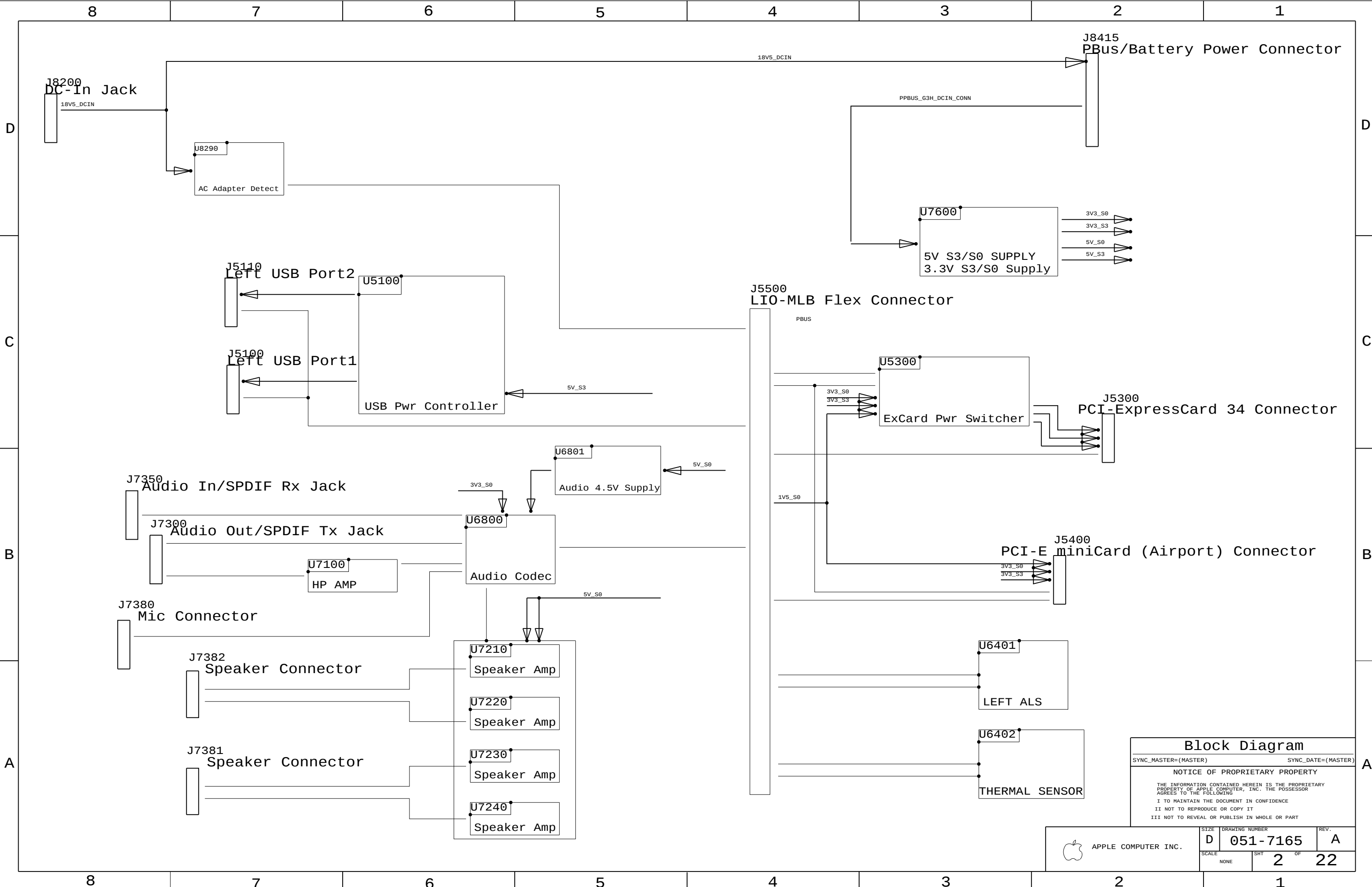




Block Diagram

SYNC_MASTER=(MASTER)

SYNC_DATE=(MASTER)

NOTICE OF PROPRIETARY PROPERTY

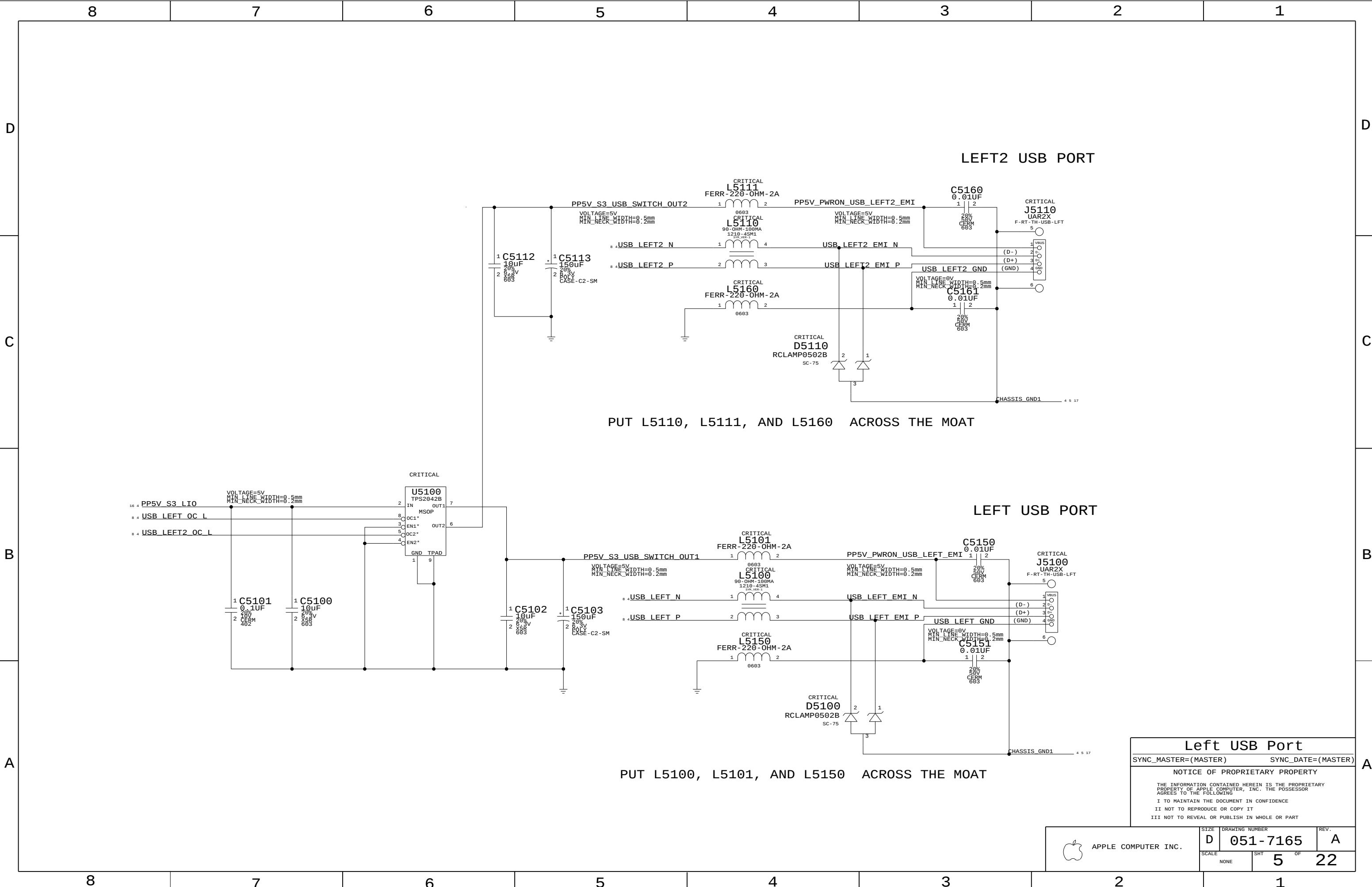
THE INFORMATION CONTAINED HEREIN IS THE PROPRIETARY PROPERTY OF APPLE COMPUTER, INC. THE POSSESSOR AGREES TO THE FOLLOWING

I TO MAINTAIN THE DOCUMENT IN CONFIDENCE

II NOT TO REPRODUCE OR COPY IT

III NOT TO REVEAL OR PUBLISH IN WHOLE OR PART

APPLE COMPUTER INC.	SIZE	DRAWING NUMBER		REV.
	D	051-7165		A
SCALE		SHT	OF	
NONE		2	22	



Left USB Port

SYNC_MASTER=(MASTER) SYNC_DATE=(MASTER)

NOTICE OF PROPRIETARY PROPERTY

THE INFORMATION CONTAINED HEREIN IS THE PROPRIETARY PROPERTY OF APPLE COMPUTER, INC. THE POSSESSOR AGREES TO THE FOLLOWING

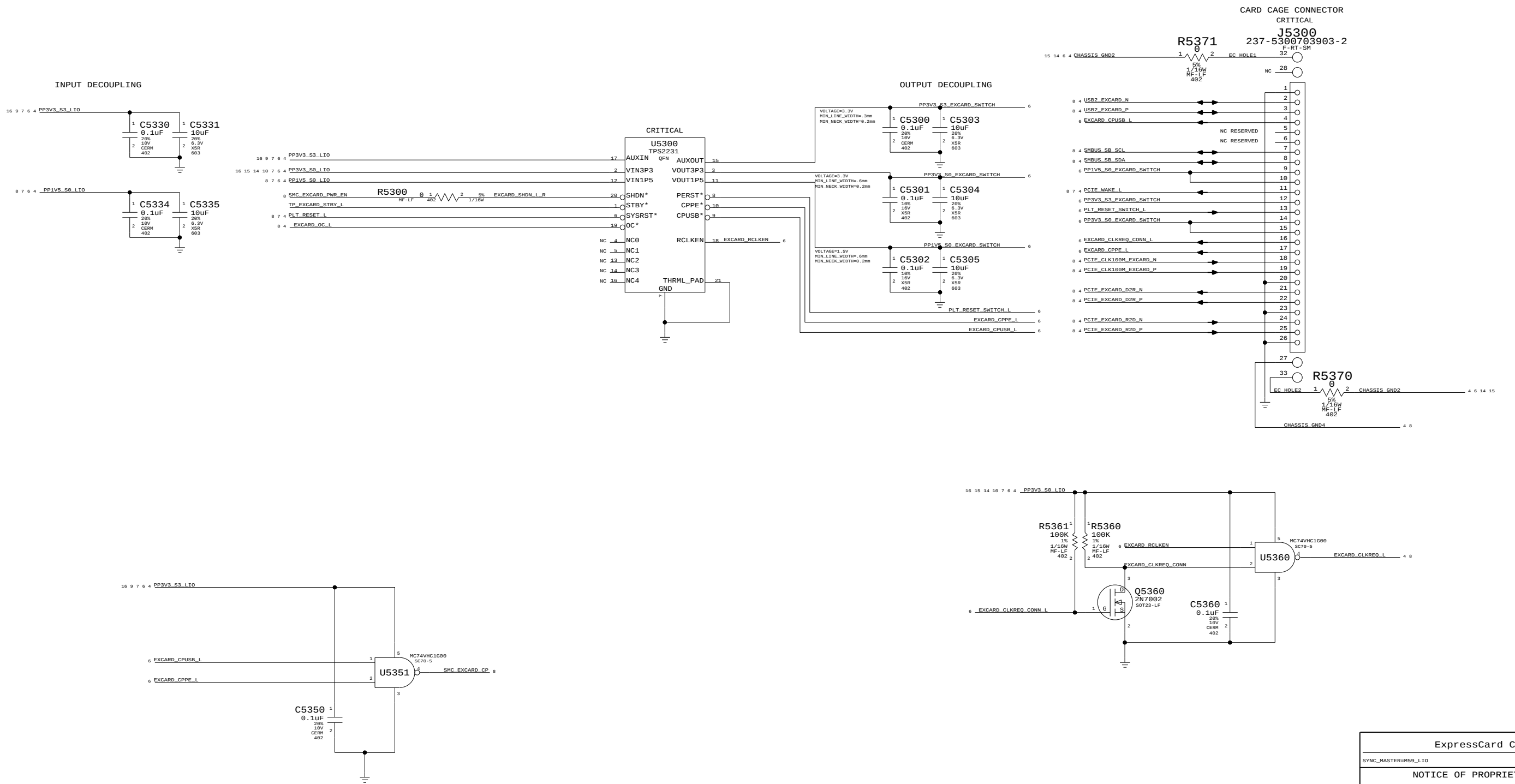
I TO MAINTAIN THE DOCUMENT IN CONFIDENCE

II NOT TO REPRODUCE OR COPY IT

III NOT TO REVEAL OR PUBLISH IN WHOLE OR PART

APPLE COMPUTER INC.	SIZE	DRAWING NUMBER		REV.
	D	051-7165		A
SCALE		SHT	OF	
NONE		5	22	

EXPRESSCARD/34 TOP MOUNT CONNECTOR



ExpressCard Connector

SYNC_MASTER=M59_L10 SYNC_DATE=09/19/2006

NOTICE OF PROPRIETARY PROPERTY

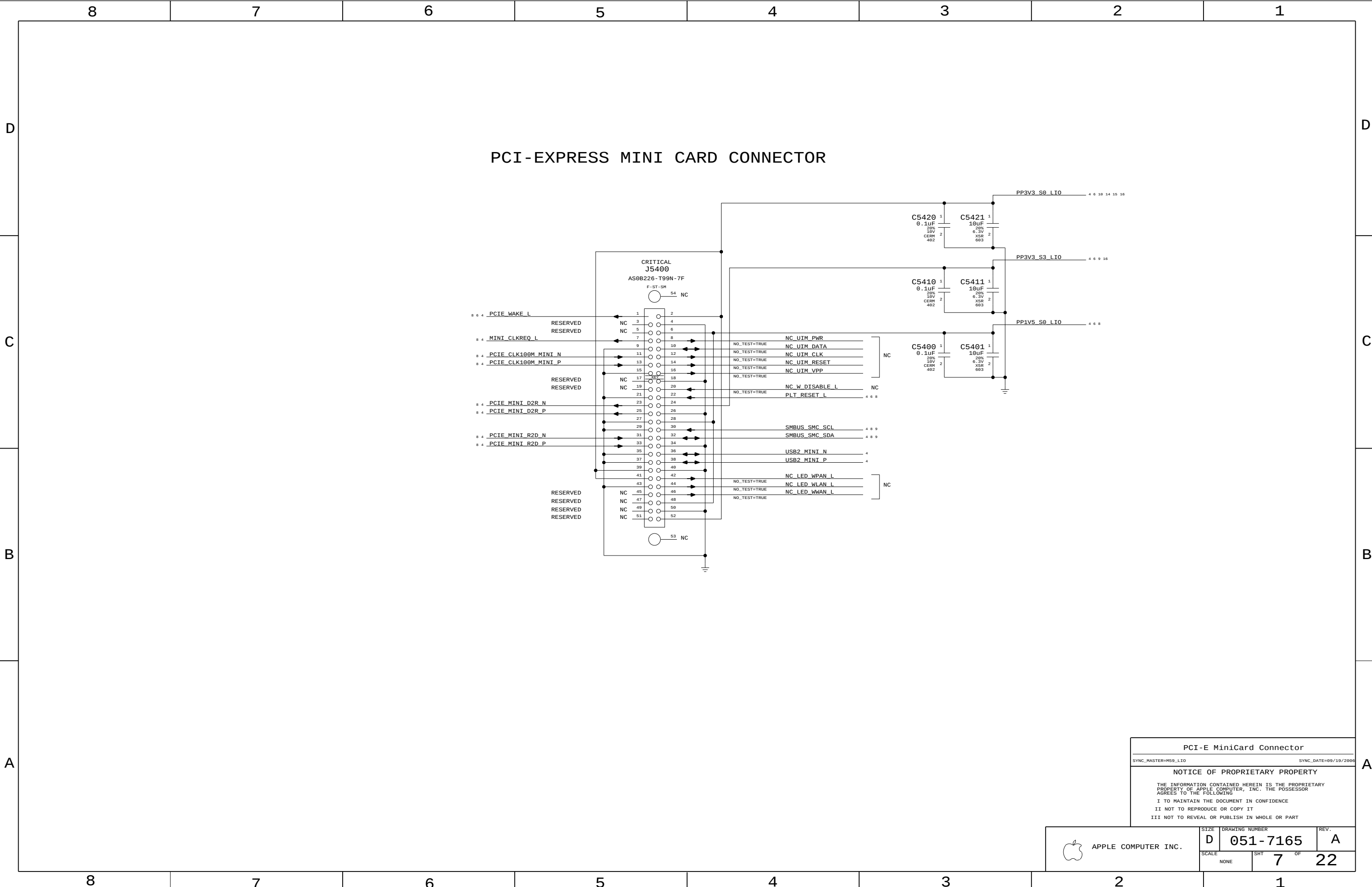
THE INFORMATION CONTAINED HEREIN IS THE PROPRIETARY PROPERTY OF APPLE COMPUTER, INC. THE POSSESSOR AGREES TO THE FOLLOWING

I TO MAINTAIN THE DOCUMENT IN CONFIDENCE

II NOT TO REPRODUCE OR COPY IT

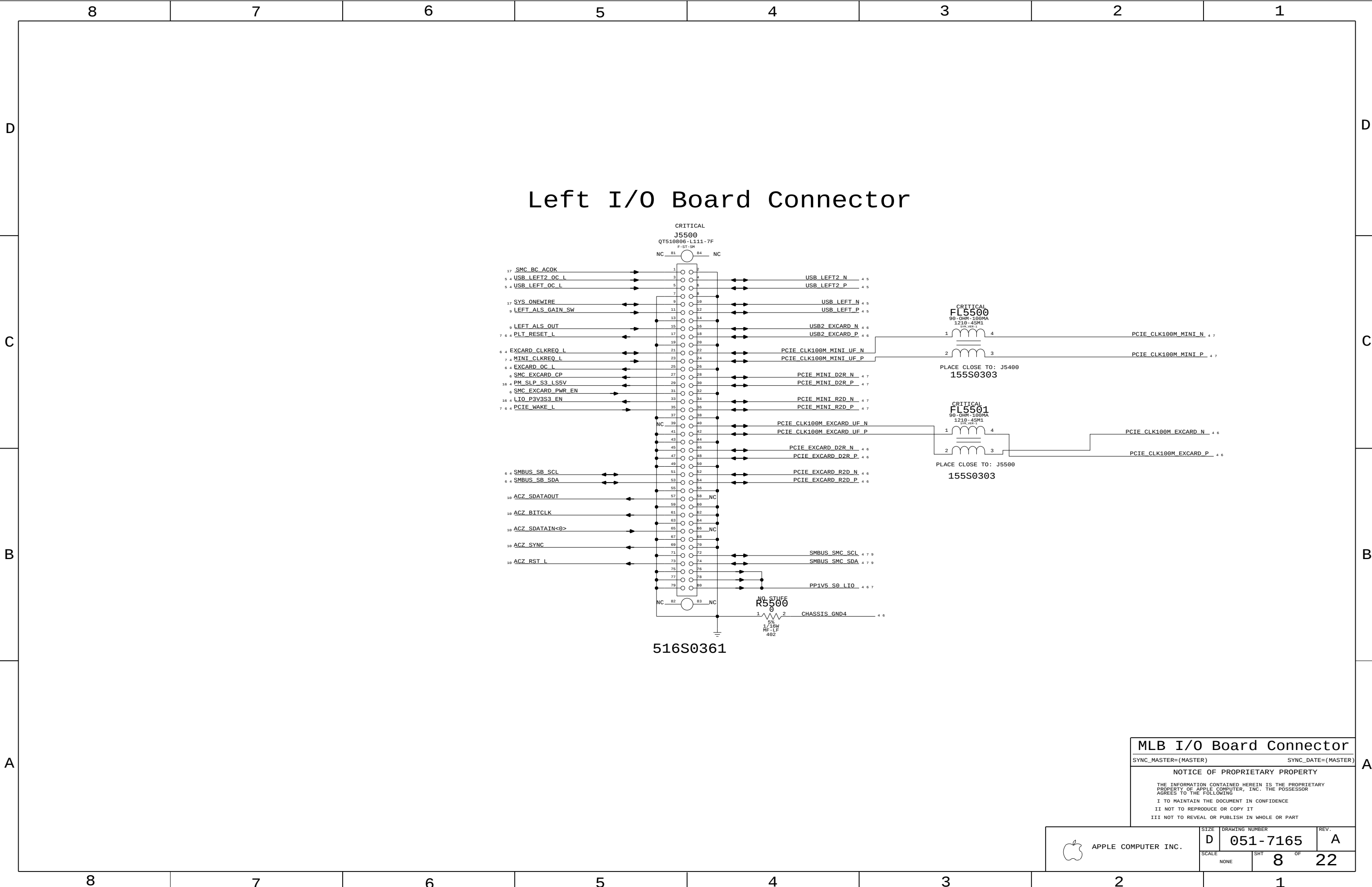
III NOT TO REVEAL OR PUBLISH IN WHOLE OR PART

APPLE COMPUTER INC.	SIZE	DRAWING NUMBER	REV.
	D	051-7165	A
SCALE		SHT	OF
NONE		6	22



PCI-E MiniCard Connector		
SYNC_MASTER=M59_LIO		SYNC_DATE=09/19/2006
NOTICE OF PROPRIETARY PROPERTY		
THE INFORMATION CONTAINED HEREIN IS THE PROPRIETARY PROPERTY OF APPLE COMPUTER, INC. THE POSSESSOR AGREES TO THE FOLLOWING		
I TO MAINTAIN THE DOCUMENT IN CONFIDENCE		
II NOT TO REPRODUCE OR COPY IT		
III NOT TO REVEAL OR PUBLISH IN WHOLE OR PART		

APPLE COMPUTER INC.	SIZE	DRAWING NUMBER	REV.
	D	051-7165	A
SCALE	NONE	SHT	7 OF 22



MLB I/O Board Connector

SYNC_MASTER=(MASTER) SYNC_DATE=(MASTER)

NOTICE OF PROPRIETARY PROPERTY

THE INFORMATION CONTAINED HEREIN IS THE PROPRIETARY PROPERTY OF APPLE COMPUTER, INC. THE POSSESSOR AGREES TO THE FOLLOWING

I TO MAINTAIN THE DOCUMENT IN CONFIDENCE

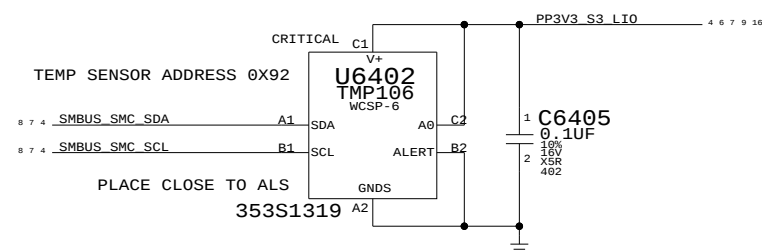
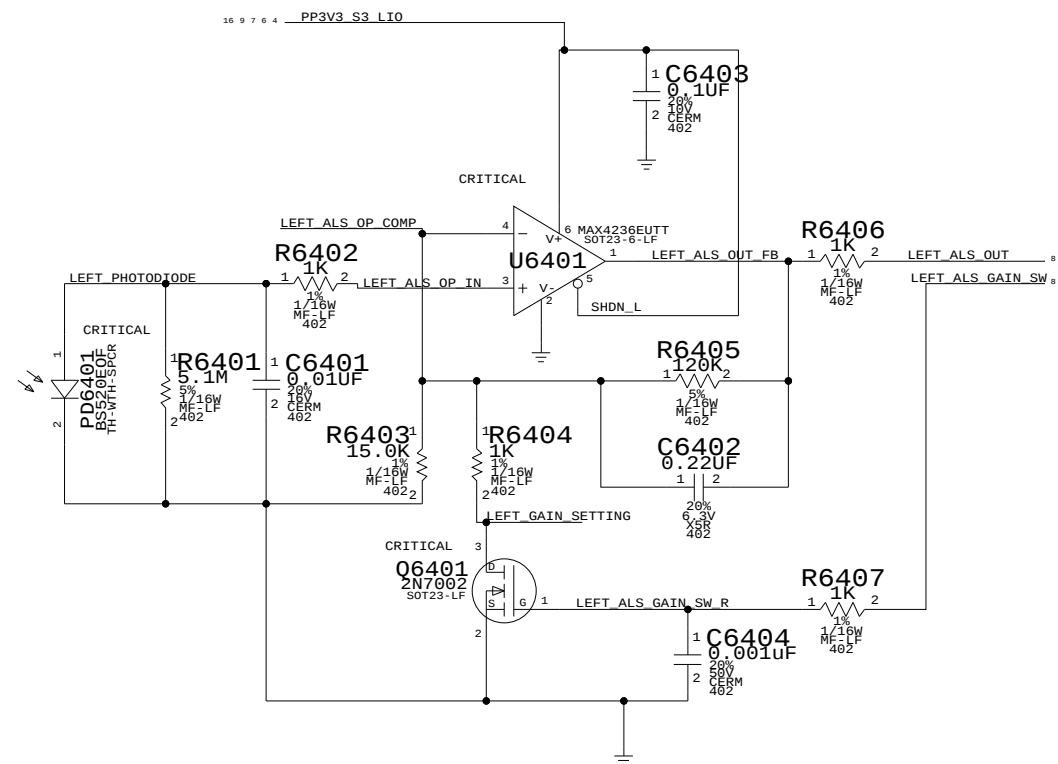
II NOT TO REPRODUCE OR COPY IT

III NOT TO REVEAL OR PUBLISH IN WHOLE OR PART



APPLE COMPUTER INC.

SIZE	DRAWING NUMBER	REV.
D	051-7165	A
SCALE	SHT	OF
NONE	8	22



Left ALS

```
SYNC_MASTER=(MASTER)
```

SYNC_DATE=(MASTER)

NOTICE OF PROPRIETARY PROPERTY

THE INFORMATION CONTAINED HEREIN IS THE PROPRIETARY
PROPERTY OF APPLE COMPUTER, INC. THE POSSESSOR
AGREES TO THE FOLLOWING

I TO MAINTAIN THE DOCUMENT IN CONFIDENCE

II NOT TO REPRODUCE OR COPY IT

III NOT TO REVEAL OR PUBLISH IN WHOLE OR PART

SIZE	QUALITIC NUMBER
------	-----------------



APPLE COMPUTER INC.

SIZE
D

SIZE	DRAWING NUMBER
D	051-7

REV.
 A

SCALE

SHT

9

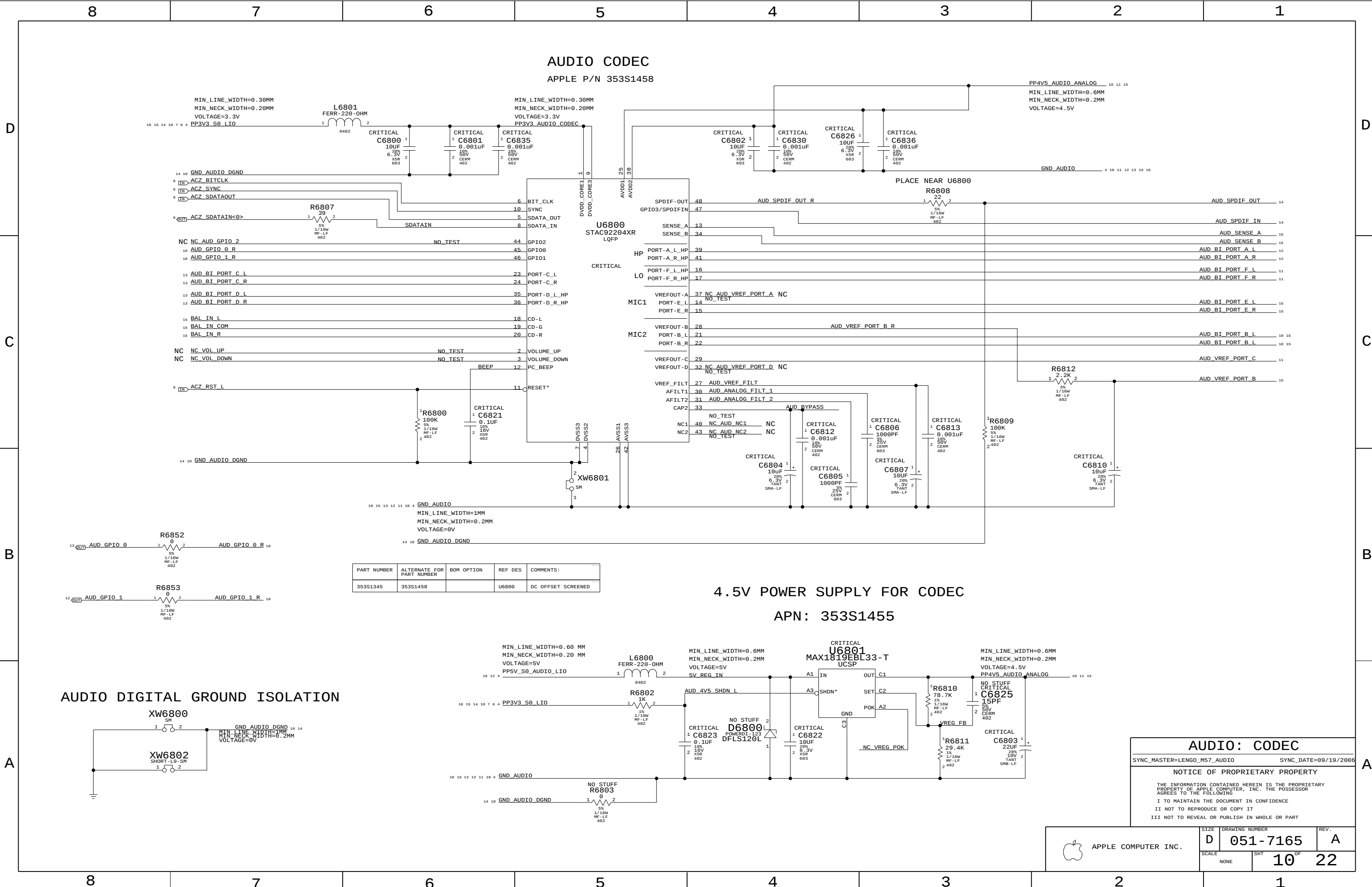
22

	NONE
--	------

[illegible]

9

22



AUDIO CODEC
APPLE P/N 353S1458

4.5V POWER SUPPLY FOR CODEC
APN: 353S1455

AUDIO DIGITAL GROUND ISOLATION

AUDIO: CODEC

SYNC_MASTER=LENG0_M57_AUDIO

SYNC_DATE=09/19/2006

NOTICE OF PROPRIETARY PROPERTY

THE INFORMATION CONTAINED HEREIN IS THE PROPRIETARY PROPERTY OF APPLE COMPUTER, INC. THE POSSESSOR AGREES TO THE FOLLOWING

I TO MAINTAIN THE DOCUMENT IN CONFIDENCE

II NOT TO REPRODUCE OR COPY IT

III NOT TO REVEAL OR PUBLISH IN WHOLE OR PART

APPLE COMPUTER INC.

SCALE
NONE

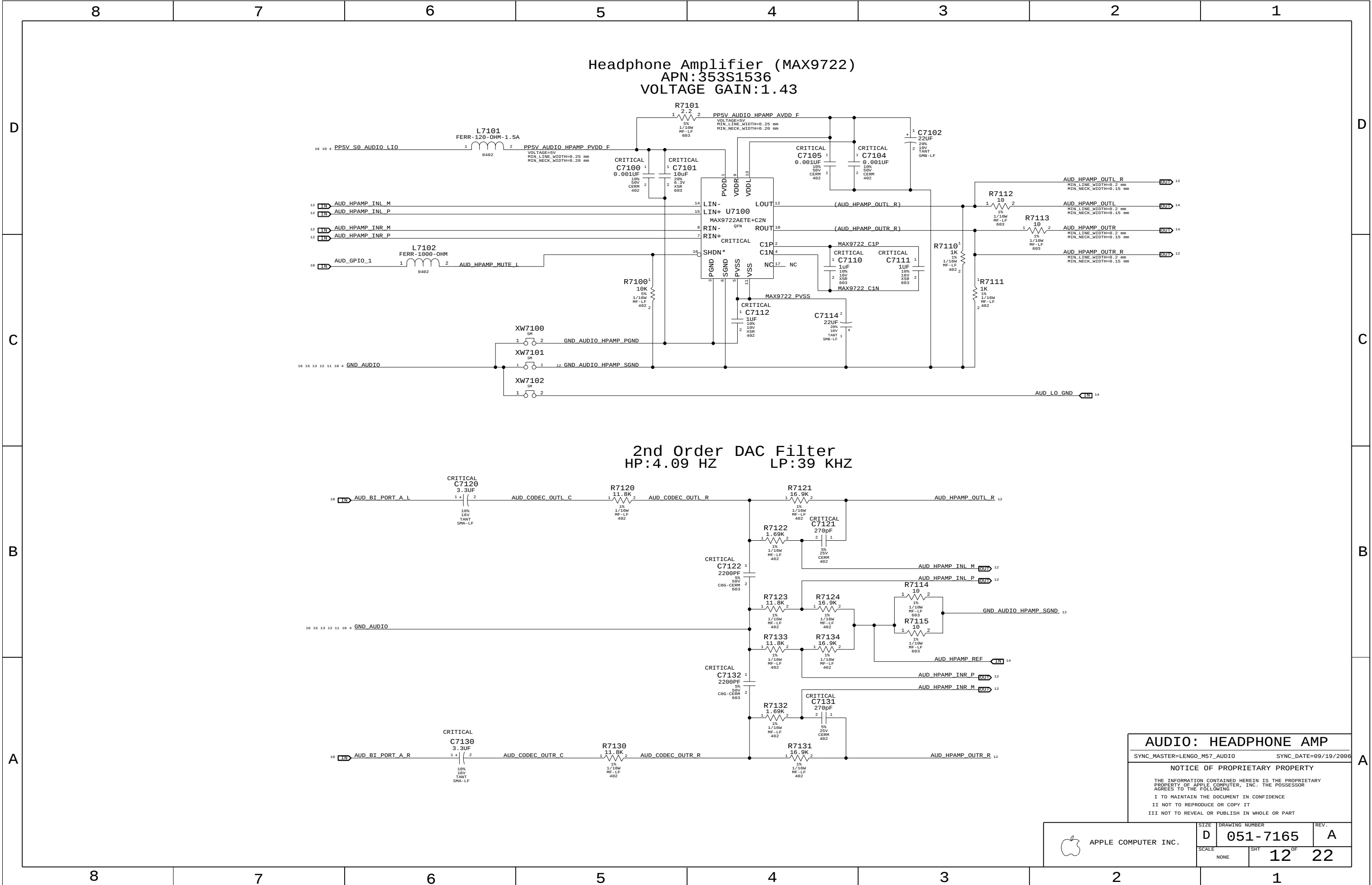
SIZE
D

DRAWING NUMBER
051-7165

SHT
10

REV.
A

22



AUDIO: HEADPHONE AMP

SYNC_MASTER=LENGO_M57_AUDIO SYNC_DATE=09/19/2006

NOTICE OF PROPRIETARY PROPERTY

THE INFORMATION CONTAINED HEREIN IS THE PROPRIETARY PROPERTY OF APPLE COMPUTER, INC. THE POSSESSOR AGREES TO THE FOLLOWING

I TO MAINTAIN THE DOCUMENT IN CONFIDENCE

II NOT TO REPRODUCE OR COPY IT

III NOT TO REVEAL OR PUBLISH IN WHOLE OR PART

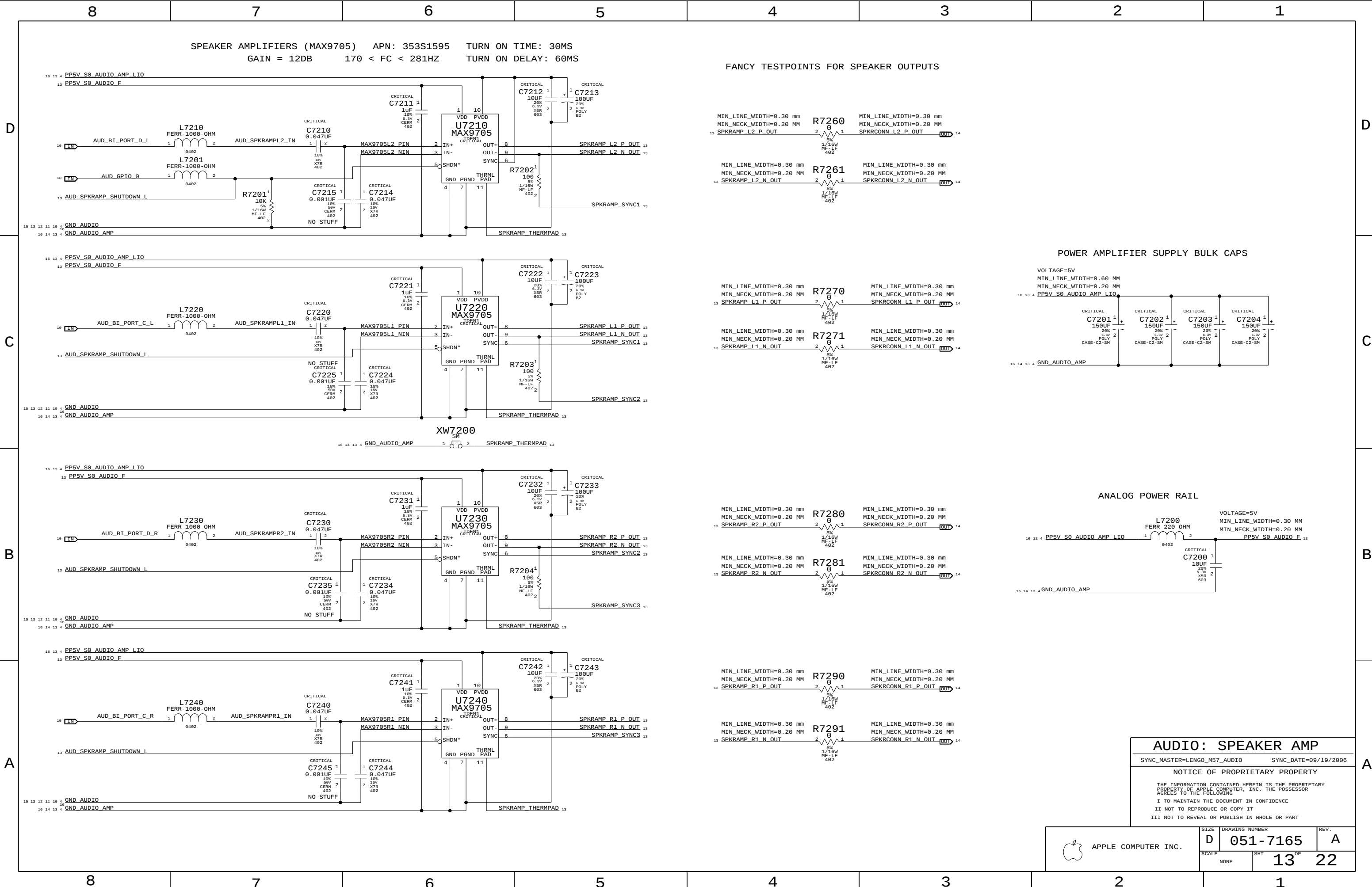


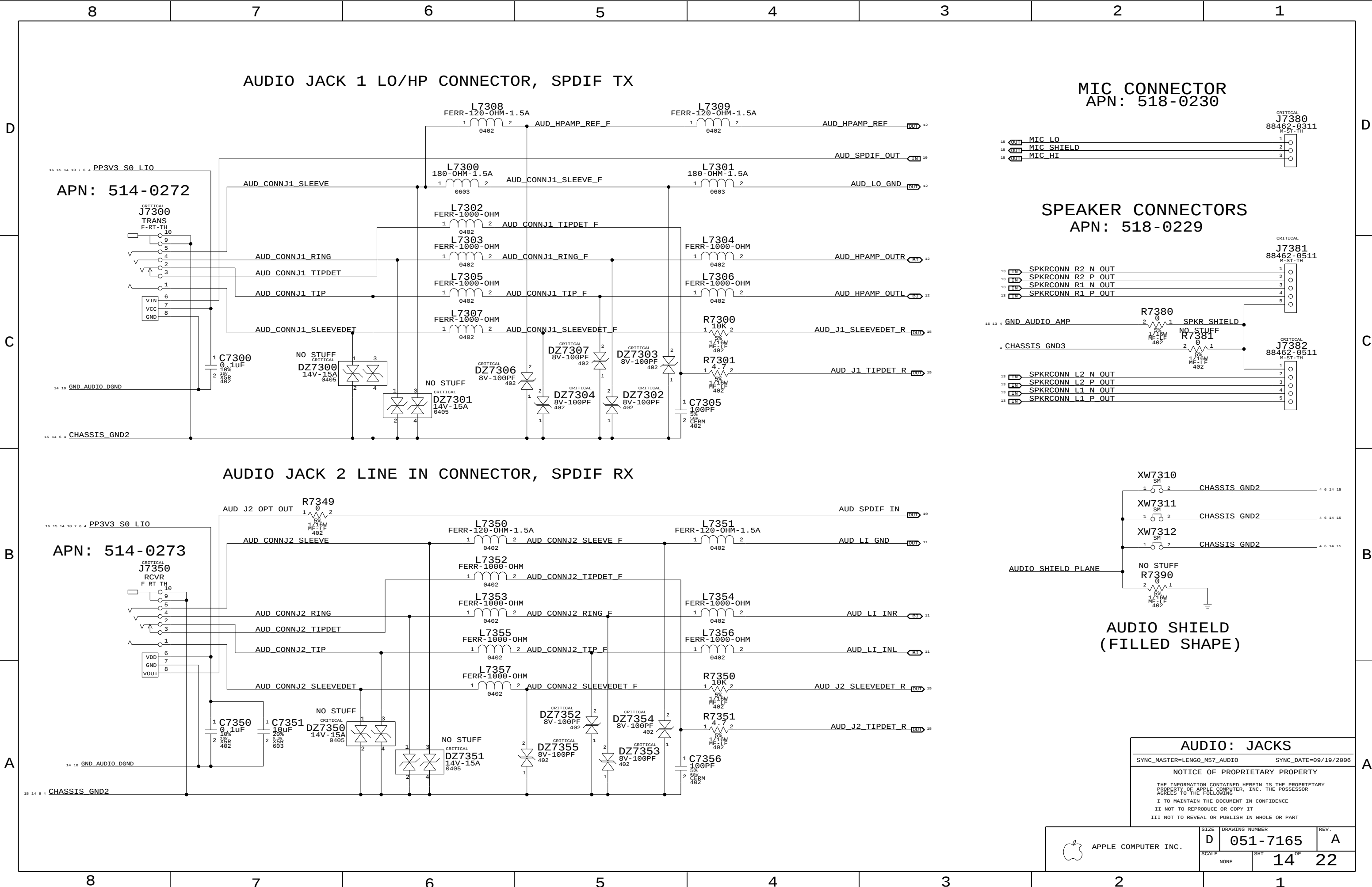
APPLE COMPUTER INC.

SIZE DRAWING NUMBER REV.

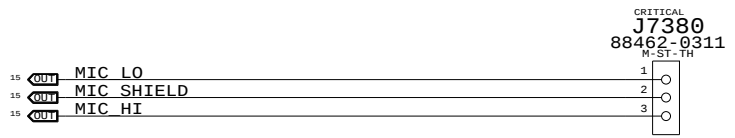
D 051-7165 A

SCALE SHT 12 OF 22

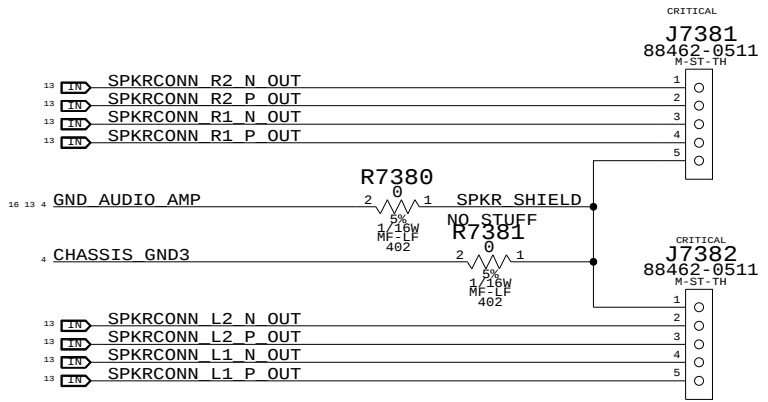




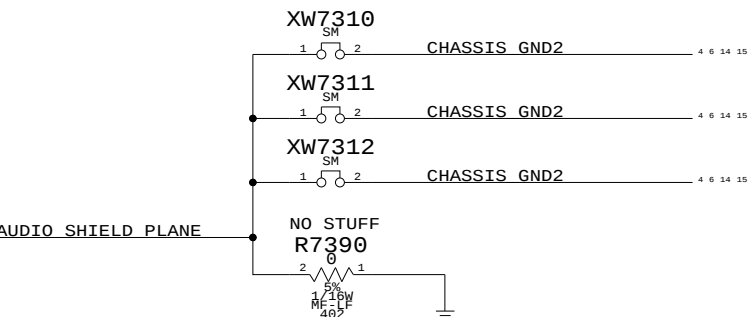
MIC CONNECTOR APN: 518-0230



SPEAKER CONNECTORS APN: 518-0229

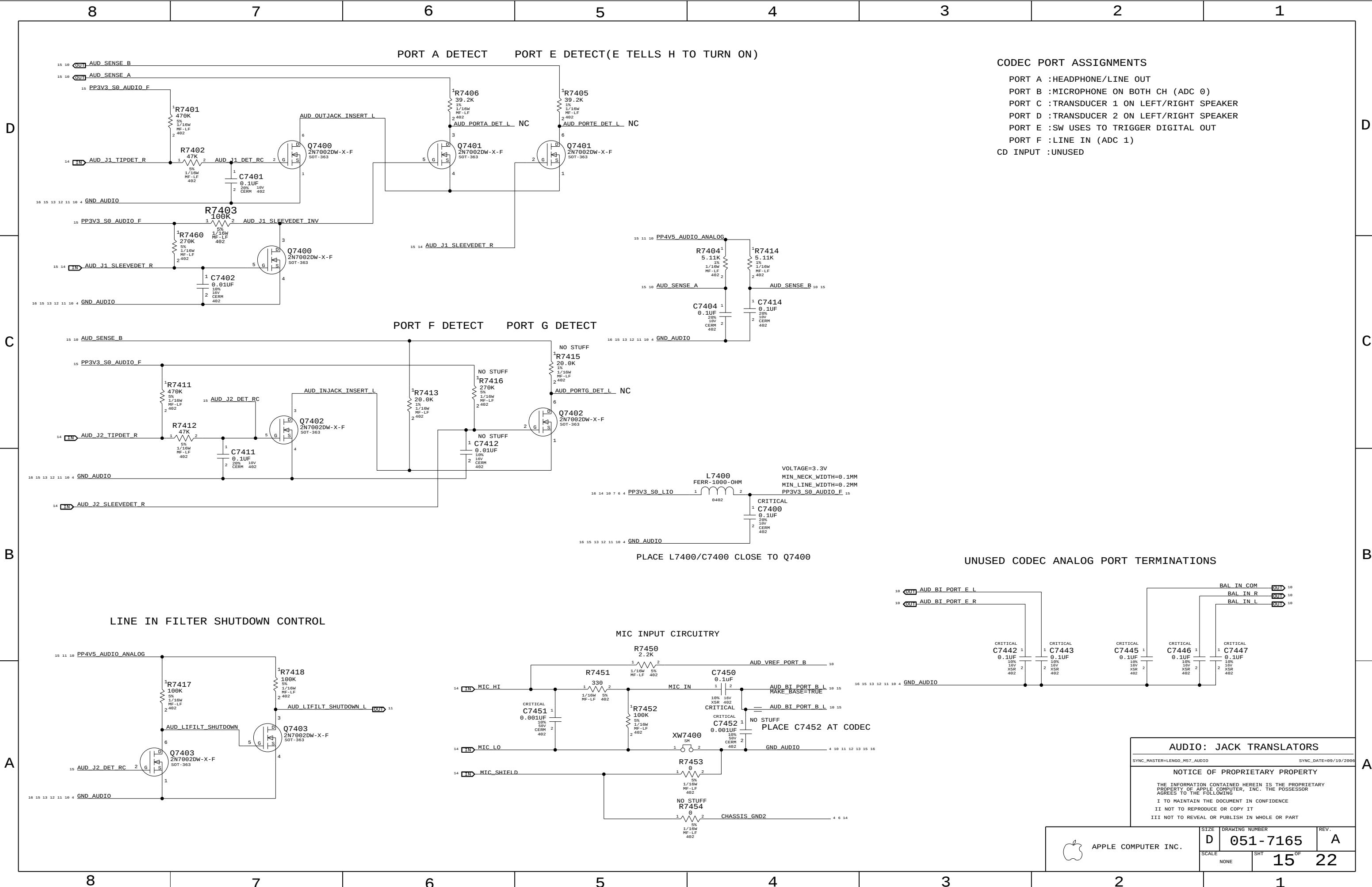


AUDIO JACK 2 LINE IN CONNECTOR, SPDIF RX



AUDIO: JACKS		
SYNC_MASTER=LENGO_M57_AUDIO		SYNC_DATE=09/19/2006
NOTICE OF PROPRIETARY PROPERTY		
THE INFORMATION CONTAINED HEREIN IS THE PROPRIETARY PROPERTY OF APPLE COMPUTER, INC. THE POSSESSOR AGREES TO THE FOLLOWING		
I TO MAINTAIN THE DOCUMENT IN CONFIDENCE		
II NOT TO REPRODUCE OR COPY IT		
III NOT TO REVEAL OR PUBLISH IN WHOLE OR PART		

APPLE COMPUTER INC.	SIZE	DRAWING NUMBER	REV.
	D	051-7165	A
SCALE		SHT	14 OF 22
NONE			



CODEC PORT ASSIGNMENTS

PORT A :HEADPHONE/LINE OUT

PORT B :MICROPHONE ON BOTH CH (ADC 0)

PORT C :TRANSDUCER 1 ON LEFT/RIGHT SPEAKER

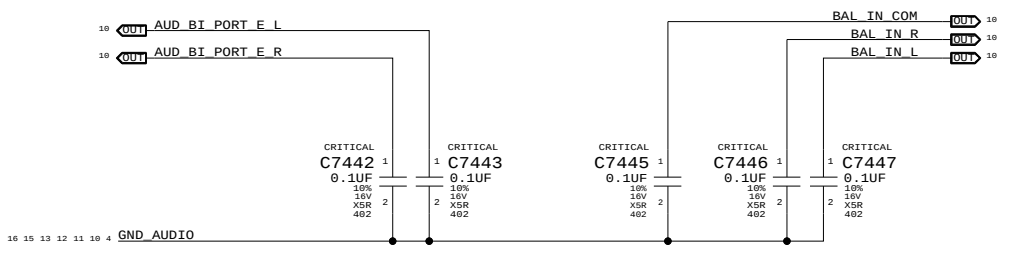
PORT D :TRANSDUCER 2 ON LEFT/RIGHT SPEAKER

PORT E :SW USES TO TRIGGER DIGITAL OUT

PORT F :LINE IN (ADC 1)

CD INPUT :UNUSED

UNUSED CODEC ANALOG PORT TERMINATIONS



AUDIO: JACK TRANSLATORS

SYNC_MASTER=LENGO_M57_AUDIO SYNC_DATE=09/19/2006

NOTICE OF PROPRIETARY PROPERTY

THE INFORMATION CONTAINED HEREIN IS THE PROPRIETARY PROPERTY OF APPLE COMPUTER, INC. THE POSSESSOR AGREES TO THE FOLLOWING

I TO MAINTAIN THE DOCUMENT IN CONFIDENCE

II NOT TO REPRODUCE OR COPY IT

III NOT TO REVEAL OR PUBLISH IN WHOLE OR PART

[illegible][illegible]

5V/3.3V POWER SUPPLY

NEED TO DISCONNECT FEEDBACK SO POWER V5FILT FROM MLB

STUFF FOR 5V TO 280KHZ
3V TO 430KHZ

STUFF TO
DISABLE SV3 LDO

NO STUFF
R7623

NO STUFF
C7604

NO STUFF
C7654

5V S0 FET

3.3V S0 FET

5V/3.3V SUPPLY

NOTICE OF PROPRIETARY PROPERTY

THE INFORMATION CONTAINED HEREIN IS THE PROPRIETARY PROPERTY OF APPLE COMPUTER, INC. THE POSSESSOR AGREES TO THE FOLLOWING

I TO MAINTAIN THE DOCUMENT IN CONFIDENCE

II NOT TO REPRODUCE OR COPY IT

III NOT TO REVEAL OR PUBLISH IN WHOLE OR PART

APPLE COMPUTER INC.

SIZE D 051-7165 REV. A

SCALE NONE SHIT 16 OF 22

5V/3.3V POWER SUPPLY

NEED TO DISCONNECT FEEDBACK SO POWER V5FILT FROM MLB

STUFF FOR 5V TO 280KHZ
3V TO 430KHZ

STUFF TO
DISABLE SV3 LDO

NO STUFF
R7623

NO STUFF
C7604

NO STUFF
C7654

5V S0 FET

3.3V S0 FET

5V/3.3V SUPPLY

NOTICE OF PROPRIETARY PROPERTY

THE INFORMATION CONTAINED HEREIN IS THE PROPRIETARY PROPERTY OF APPLE COMPUTER, INC. THE POSSESSOR AGREES TO THE FOLLOWING

I TO MAINTAIN THE DOCUMENT IN CONFIDENCE

II NOT TO REPRODUCE OR COPY IT

III NOT TO REVEAL OR PUBLISH IN WHOLE OR PART

APPLE COMPUTER INC.

SIZE D 051-7165 REV. A

SCALE NONE SHIT 16 OF 22

5V/3.3V POWER SUPPLY

NEED TO DISCONNECT FEEDBACK SO POWER V5FILT FROM MLB

STUFF FOR 5V TO 280KHZ
3V TO 430KHZ

STUFF TO
DISABLE SV3 LDO

NO STUFF
R7623

NO STUFF
C7604

NO STUFF
C7654

5V S0 FET

3.3V S0 FET

5V/3.3V SUPPLY

NOTICE OF PROPRIETARY PROPERTY

THE INFORMATION CONTAINED HEREIN IS THE PROPRIETARY PROPERTY OF APPLE COMPUTER, INC. THE POSSESSOR AGREES TO THE FOLLOWING

I TO MAINTAIN THE DOCUMENT IN CONFIDENCE

II NOT TO REPRODUCE OR COPY IT

III NOT TO REVEAL OR PUBLISH IN WHOLE OR PART

APPLE COMPUTER INC.

SIZE D 051-7165 REV. A

SCALE NONE SHIT 16 OF 22

5V/3.3V POWER SUPPLY

NEED TO DISCONNECT FEEDBACK SO POWER V5FILT FROM MLB

STUFF FOR 5V TO 280KHZ
3V TO 430KHZ

STUFF TO
DISABLE SV3 LDO

NO STUFF
R7623

NO STUFF
C7604

NO STUFF
C7654

5V S0 FET

3.3V S0 FET

5V/3.3V SUPPLY

NOTICE OF PROPRIETARY PROPERTY

THE INFORMATION CONTAINED HEREIN IS THE PROPRIETARY PROPERTY OF APPLE COMPUTER, INC. THE POSSESSOR AGREES TO THE FOLLOWING

I TO MAINTAIN THE DOCUMENT IN CONFIDENCE

II NOT TO REPRODUCE OR COPY IT

III NOT TO REVEAL OR PUBLISH IN WHOLE OR PART

APPLE COMPUTER INC.

SIZE D 051-7165 REV. A

SCALE NONE SHIT 16 OF 22

5V/3.3V POWER SUPPLY

18 4 PPBUS_G3H_DCIN_CONN

NEED TO DISCONNECT FEEDBACK SO POWER V5FILT FROM MLB

U7600 TPS51120 CRITICAL

5.5A MAX, LIMITED BY L7600

5.5A MAX, LIMITED BY L7650

5V S0 FET

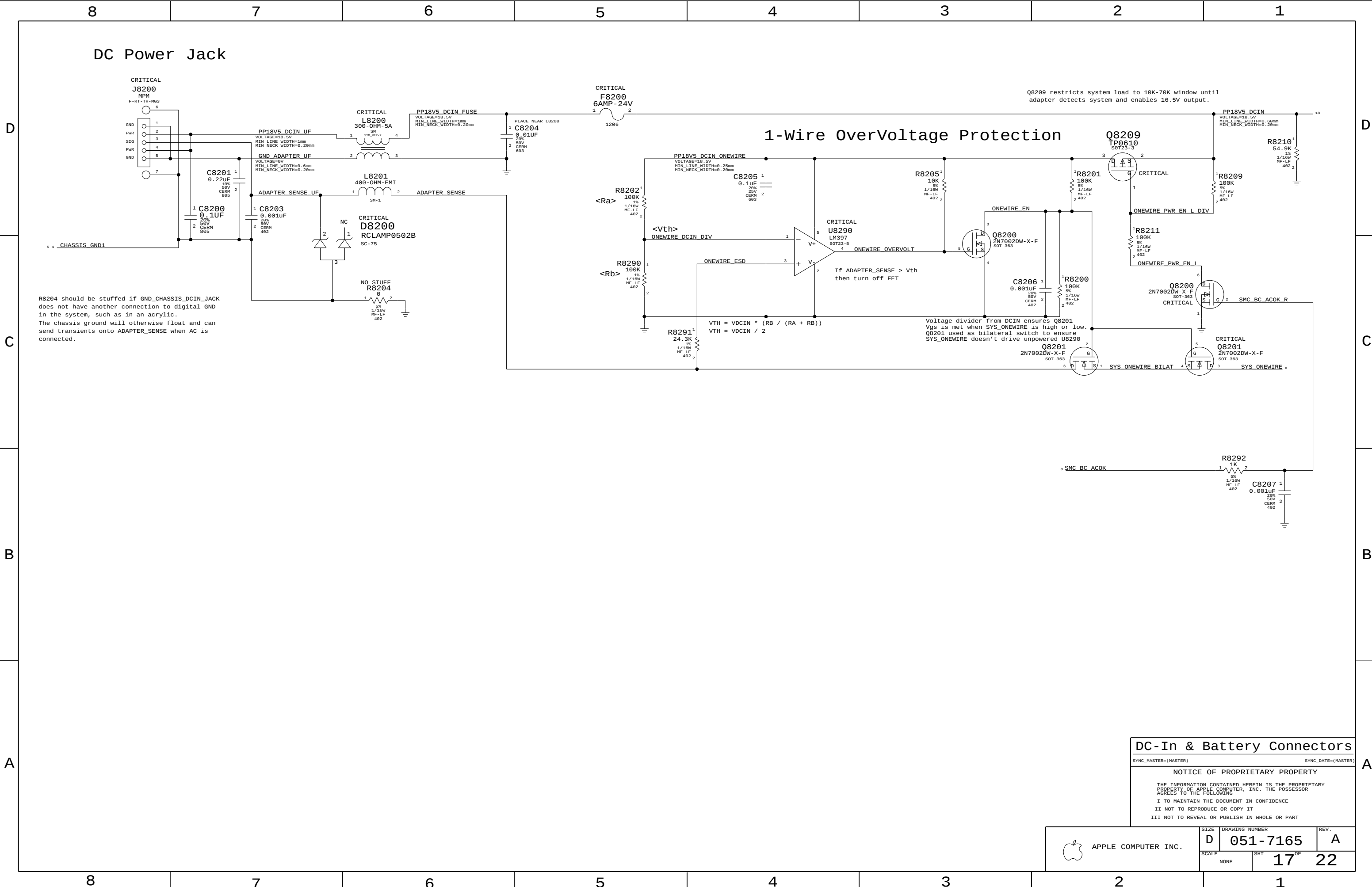
3.3V S0 FET

APPLE COMPUTER INC.

051-7165

16 22

[illegible]



DC-In & Battery Connectors

SYNC_MASTER=(MASTER) SYNC_DATE=(MASTER)

NOTICE OF PROPRIETARY PROPERTY

THE INFORMATION CONTAINED HEREIN IS THE PROPRIETARY PROPERTY OF APPLE COMPUTER, INC. THE POSSESSOR AGREES TO THE FOLLOWING

I TO MAINTAIN THE DOCUMENT IN CONFIDENCE

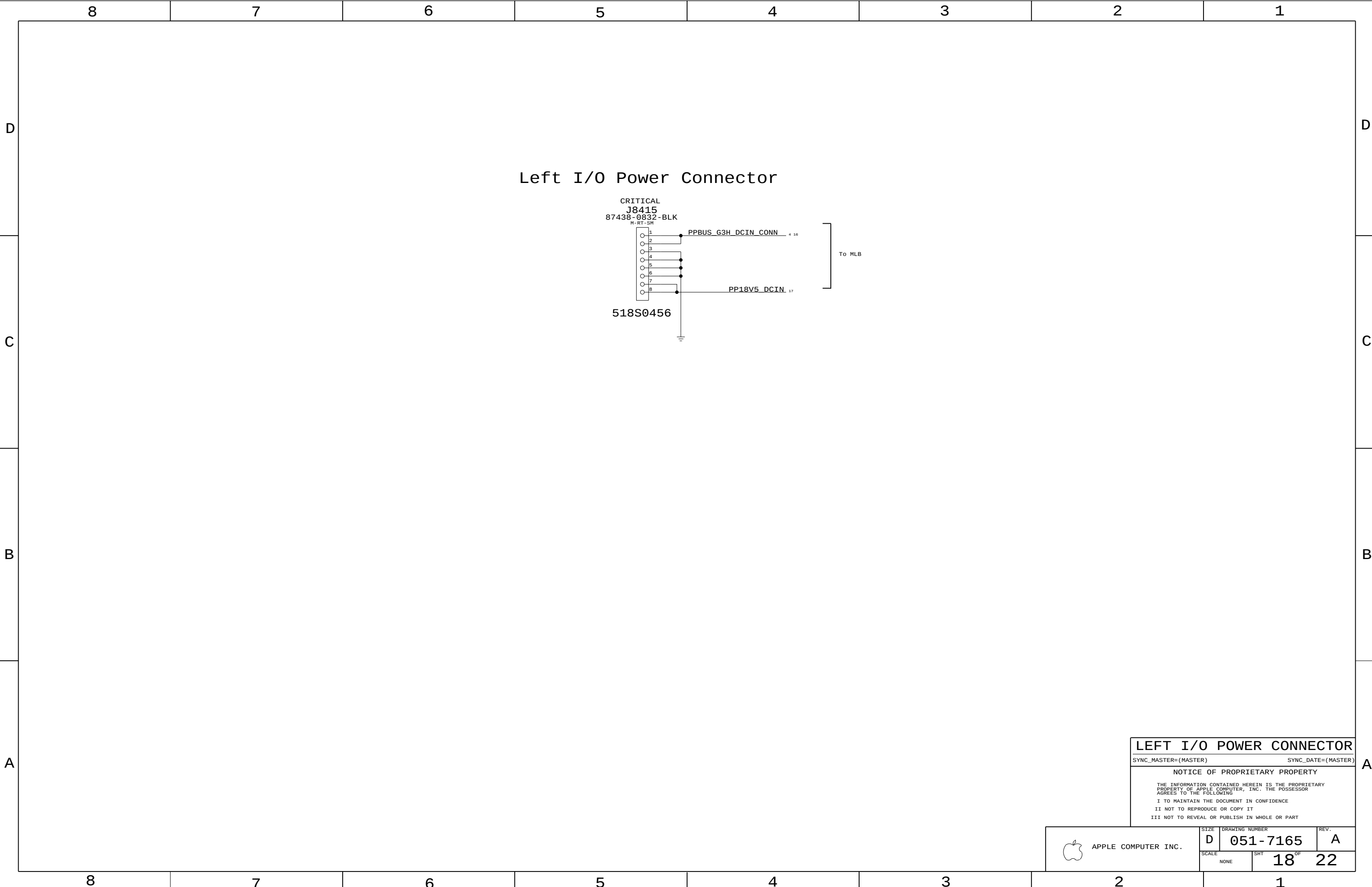
II NOT TO REPRODUCE OR COPY IT

III NOT TO REVEAL OR PUBLISH IN WHOLE OR PART



APPLE COMPUTER INC.

SIZE	DRAWING NUMBER	REV.
D	051-7165	A
SCALE	SHT	OF
NONE	17	22



LEFT I/O POWER CONNECTOR

SYNC_MASTER=(MASTER)

SYNC_DATE=(MASTER)

NOTICE OF PROPRIETARY PROPERTY

THE INFORMATION CONTAINED HEREIN IS THE PROPRIETARY PROPERTY OF APPLE COMPUTER, INC. THE POSSESSOR AGREES TO THE FOLLOWING

I TO MAINTAIN THE DOCUMENT IN CONFIDENCE

II NOT TO REPRODUCE OR COPY IT

III NOT TO REVEAL OR PUBLISH IN WHOLE OR PART

 APPLE COMPUTER INC.	SIZE D	DRAWING NUMBER 051-7165	REV. A
	SCALE NONE	SHT 18	OF 22

8	7	6	5	4	3	2	1
D	CHANGE LIST 05/04/06: INITIAL M57 YUBA SCHEMATIC CREATED. LATEST AUDIO CIRCUITRY SYNCED INTO SCHEMATIC. 05/05/06: PAGE 4: UPDATED ALIASES PAGE 8: UPDATED LIO-MLB CONNECTOR WITH SMBUS ALS TEMP SIGNALS PAGE 9: ADDED LEFT ALS TEMP SENSOR(U6402) PAGE 18: CHANGED DC-IN CONNECTOR TO BLACK PAGE 6: REMOVED UNNEEDED EXPRESSCARD COMPONENTS (AND GATE FOR SMC INPUT) PAGE 16: REMOVED D7800,R7802; CHANGED TO ISL6269A 05/05/06: PAGE 6: CHANGED EXPRESSCARD CONNECTOR TO BLACK PAGE 18: REMOVED UNEEDED BOM OPTIONS AND COMPONENTS IN ONE-WIRE CIRCUIT FUTURE UPDATES LOGGED IN PERFORCE						D
C							C
B							B
A							A
8	7	6	5	4	3	2	1

HISTORY: NON-AUDIO

SYNC_MASTER=(MASTER)SYNC_DATE=(MASTER)

NOTICE OF PROPRIETARY PROPERTY

THE INFORMATION CONTAINED HEREIN IS THE PROPRIETARY PROPERTY OF APPLE COMPUTER, INC. THE POSSESSOR AGREES TO THE FOLLOWING
I TO MAINTAIN THE DOCUMENT IN CONFIDENCE
II NOT TO REPRODUCE OR COPY IT
III NOT TO REVEAL OR PUBLISH IN WHOLE OR PART

APPLE COMPUTER INC.

SIZE	D	DRAWING NUMBER	051-7165	REV.	A
SCALE	NONE	SHT	19	OF	22

																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																					</
--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	----

GND_AUDIO_AMP - @l1o_lib.L10

GND_AUDIO_DGND - @l1o_lib.L10

GND_AUDIO_HPAMP_PGND

GND_AUDIO_HPAMP_SGND

GND_AUDIO_HPAMP_SW_R

LEFT_ALS_GAIN_SW

LEFT_ALS_GAIN_SW_R

LEFT_ALS_OP_COMP

LEFT_ALS_OP_IN

LEFT_ALS_OUT

LEFT_ALS_OUT_FB

LEFT_GAIN_SETTING

LEFT_PHOTO100DE

L10_P3V3S3_EN_R_L

L10_P3V3S3_EN

L10_P5V3S0_EN_R_L

MAX9705L1_NIN

MAX9705L1_PIN

MAX9705L2_NIN

MAX9705L2_PIN

MAX9705R1_NIN

MAX9705R1_PIN

MAX9705R2_NIN

MAX9705R2_PIN

MAX9722_C1N

MAX9722_C1P

MAX9722_PVSS

MIC_HI

MIC_IN

MIC_LO

MIC_SHIELD

MINI_CLKREQ_L

NC_AUD_GP10_2

NC_AUD_NC1

NC_AUD_NC2

NC_AUD_VREF_PORT_A

NC_AUD_VREF_PORT_D

NC_LED_WLAN_L

NC_LED_WPAN_L

NC_LED_WWAN_L

NC_L10_P3V3S3_PG000

NC_L10_P5V3_PG000

NC_UTM_CLK

NC_UTM_DATA

NC_UTM_PWR

NC_UTM_RESET

NC_UTM_VPP

NC_VOL_DOWN

NC_VOL_UP

NC_VREG_POK

NC_W_DISABLE_L

ONEWIRE_DCIN_DIV

ONEWIRE_EN

ONEWIRE_ESD

ONEWIRE_OVERVOLT

ONEWIRE_PWR_EN_L

ONEWIRE_PWR_EN_L_DIV

P3V3S3_BOOT

P3V3S3_LG

P3V3S3_PHASE

P3V3S3_UG

P3V3S3_BOOT

P3V3S3_CS1

P3V3S3_CS2

P3V3S3_LG

P3V3S3_PHASE

P3V3S3_UG

P3V3S3_V5FILT

P3V3S3_VREF

P3V3S3_VREG3

P3V3S3_VREG5

PCIE_CLK100M_EXCARD_N

PCIE_CLK100M_EXCARD_P

PCIE_CLK100M_EXCARD_UF_N

PCIE_CLK100M_EXCARD_UF_P

PCIE_CLK100M_MINI_N

PCIE_CLK100M_MINI_P

PCIE_CLK100M_MINI_UF_N

PCIE_CLK100M_MINI_UF_P

PCIE_EXCARD_D2R_N

PCIE_EXCARD_D2R_P

PCIE_EXCARD_R2D_N

PCIE_EXCARD_R2D_P

PCIE_MINI_D2R_N

PCIE_MINI_D2R_P

PCIE_MINI_R2D_N

PCIE_MINI_R2D_P

PLT_RESET_L

PLT_RESET_SWITCH_L

PM_SLP_S3_LSV5

PP1V5_S0_EXCARD_SWIT

CH

PP1V5_S0_L10

GND_AUDIO_AMP - @l1o_lib.L10

GND_AUDIO_DGND - @l1o_lib.L10

GND_AUDIO_HPAMP_PGND

GND_AUDIO_HPAMP_SGND

GND_AUDIO_HPAMP_SW_R

LEFT_ALS_GAIN_SW

LEFT_ALS_GAIN_SW_R

LEFT_ALS_OP_COMP

LEFT_ALS_OP_IN

LEFT_ALS_OUT

LEFT_ALS_OUT_FB

LEFT_GAIN_SETTING

LEFT_PHOTO100DE

L10_P3V3S3_EN_R_L

L10_P3V3S3_EN

L10_P5V3S0_EN_R_L

MAX9705L1_NIN

MAX9705L1_PIN

MAX9705L2_NIN

MAX9705L2_PIN

MAX9705R1_NIN

MAX9705R1_PIN

MAX9705R2_NIN

MAX9705R2_PIN

MAX9722_C1N

MAX9722_C1P

MAX9722_PVSS

MIC_HI

MIC_IN

MIC_LO

MIC_SHIELD

MINI_CLKREQ_L

NC_AUD_GP10_2

NC_AUD_NC1

NC_AUD_NC2

NC_AUD_VREF_PORT_A

NC_AUD_VREF_PORT_D

NC_LED_WLAN_L

NC_LED_WPAN_L

NC_LED_WWAN_L

NC_L10_P3V3S3_PG000

NC_L10_P5V3_PG000

NC_UTM_CLK

NC_UTM_DATA

NC_UTM_PWR

NC_UTM_RESET

NC_UTM_VPP

NC_VOL_DOWN

NC_VOL_UP

NC_VREG_POK

NC_W_DISABLE_L

ONEWIRE_DCIN_DIV

ONEWIRE_EN

ONEWIRE_ESD

ONEWIRE_OVERVOLT

ONEWIRE_PWR_EN_L

ONEWIRE_PWR_EN_L_DIV

P3V3S3_BOOT

P3V3S3_LG

P3V3S3_PHASE

P3V3S3_UG

P3V3S3_BOOT

P3V3S3_CS1

P3V3S3_CS2

P3V3S3_LG

P3V3S3_PHASE

P3V3S3_UG

P3V3S3_V5FILT

P3V3S3_VREF

P3V3S3_VREG3

P3V3S3_VREG5

PCIE_CLK100M_EXCARD_N

PCIE_CLK100M_EXCARD_P

PCIE_CLK100M_EXCARD_UF_N

PCIE_CLK100M_EXCARD_UF_P

PCIE_CLK100M_MINI_N

PCIE_CLK100M_MINI_P

PCIE_CLK100M_MINI_UF_N

PCIE_CLK100M_MINI_UF_P

PCIE_EXCARD_D2R_N

PCIE_EXCARD_D2R_P

PCIE_EXCARD_R2D_N

PCIE_EXCARD_R2D_P

PCIE_MINI_D2R_N

PCIE_MINI_D2R_P

PCIE_MINI_R2D_N

PCIE_MINI_R2D_P

PLT_RESET_L

PLT_RESET_SWITCH_L

PM_SLP_S3_LSV5

PP1V5_S0_EXCARD_SWIT

CH

PP1V5_S0_L10

GND_AUDIO_AMP - @l1o_lib.L10

GND_AUDIO_DGND - @l1o_lib.L10

GND_AUDIO_HPAMP_PGND

GND_AUDIO_HPAMP_SGND

GND_AUDIO_HPAMP_SW_R

LEFT_ALS_GAIN_SW

LEFT_ALS_GAIN_SW_R

LEFT_ALS_OP_COMP

LEFT_ALS_OP_IN

LEFT_ALS_OUT

LEFT_ALS_OUT_FB

LEFT_GAIN_SETTING

LEFT_PHOTO100DE

L10_P3V3S3_EN_R_L

L10_P3V3S3_EN

L10_P5V3S0_EN_R_L

MAX9705L1_NIN

MAX9705L1_PIN

MAX9705L2_NIN

MAX9705L2_PIN

MAX9705R1_NIN

MAX9705R1_PIN

MAX9705R2_NIN

MAX9705R2_PIN

MAX9722_C1N

MAX9722_C1P

MAX9722_PVSS

MIC_HI

MIC_IN

MIC_LO

MIC_SHIELD

MINI_CLKREQ_L

NC_AUD_GP10_2

NC_AUD_NC1

NC_AUD_NC2

NC_AUD_VREF_PORT_A

NC_AUD_VREF_PORT_D

NC_LED_WLAN_L

NC_LED_WPAN_L

NC_LED_WWAN_L

NC_L10_P3V3S3_PG000

NC_L10_P5V3_PG000

NC_UTM_CLK

NC_UTM_DATA

NC_UTM_PWR

NC_UTM_RESET

NC_UTM_VPP

NC_VOL_DOWN

NC_VOL_UP

NC_VREG_POK

NC_W_DISABLE_L

ONEWIRE_DCIN_DIV

ONEWIRE_EN

ONEWIRE_ESD

ONEWIRE_OVERVOLT

ONEWIRE_PWR_EN_L

ONEWIRE_PWR_EN_L_DIV

P3V3S3_BOOT

P3V3S3_LG

P3V3S3_PHASE

P3V3S3_UG

P3V3S3_BOOT

P3V3S3_CS1

P3V3S3_CS2

P3V3S3_LG

P3V3S3_PHASE

P3V3S3_UG

P3V3S3_V5FILT

P3V3S3_VREF

P3V3S3_VREG3

P3V3S3_VREG5

PCIE_CLK100M_EXCARD_N

PCIE_CLK100M_EXCARD_P

PCIE_CLK100M_EXCARD_UF_N

PCIE_CLK100M_EXCARD_UF_P

PCIE_CLK100M_MINI_N

PCIE_CLK100M_MINI_P

PCIE_CLK100M_MINI_UF_N

PCIE_CLK100M_MINI_UF_P

PCIE_EXCARD_D2R_N

PCIE_EXCARD_D2R_P

PCIE_EXCARD_R2D_N

PCIE_EXCARD_R2D_P

PCIE_MINI_D2R_N

PCIE_MINI_D2R_P

PCIE_MINI_R2D_N

PCIE_MINI_R2D_P

PLT_RESET_L

PLT_RESET_SWITCH_L

PM_SLP_S3_LSV5

PP1V5_S0_EXCARD_SWIT

CH

PP1V5_S0_L10

GND_AUDIO_AMP - @l1o_lib.L10

GND_AUDIO_DGND - @l1o_lib.L10

GND_AUDIO_HPAMP_PGND

GND_AUDIO_HPAMP_SGND

GND_AUDIO_HPAMP_SW_R

LEFT_ALS_GAIN_SW

LEFT_ALS_GAIN_SW_R

LEFT_ALS_OP_COMP

LEFT_ALS_OP_IN

LEFT_ALS_OUT

LEFT_ALS_OUT_FB

LEFT_GAIN_SETTING

LEFT_PHOTO100DE

L10_P3V3S3_EN_R_L

L10_P3V3S3_EN

L10_P5V3S0_EN_R_L

MAX9705L1_NIN

MAX9705L1_PIN

MAX9705L2_NIN

MAX9705L2_PIN

MAX9705R1_NIN

MAX9705R1_PIN

MAX9705R2_NIN

MAX9705R2_PIN

MAX9722_C1N

MAX9722_C1P

MAX9722_PVSS

MIC_HI

MIC_IN

MIC_LO

MIC_SHIELD

MINI_CLKREQ_L

NC_AUD_GP10_2

NC_AUD_NC1

NC_AUD_NC2

NC_AUD_VREF_PORT_A

NC_AUD_VREF_PORT_D

NC_LED_WLAN_L

NC_LED_WPAN_L

NC_LED_WWAN_L

NC_L10_P3V3S3_PG000

NC_L10_P5V3_PG000

NC_UTM_CLK

NC_UTM_DATA

NC_UTM_PWR

NC_UTM_RESET

NC_UTM_VPP

NC_VOL_DOWN

NC_VOL_UP

NC_VREG_POK

NC_W_DISABLE_L

ONEWIRE_DCIN_DIV

ONEWIRE_EN

ONEWIRE_ESD

ONEWIRE_OVERVOLT

ONEWIRE_PWR_EN_L

ONEWIRE_PWR_EN_L_DIV

P3V3S3_BOOT

P3V3S3_LG

P3V3S3_PHASE

P3V3S3_UG

P3V3S3_BOOT

P3V3S3_CS1

P3V3S3_CS2

P3V3S3_LG

P3V3S3_PHASE

P3V3S3_UG

P3V3S3_V5FILT

P3V3S3_VREF

P3V3S3_VREG3

P3V3S3_VREG5

PCIE_CLK100M_EXCARD_N

PCIE_CLK100M_EXCARD_P

PCIE_CLK100M_EXCARD_UF_N

PCIE_CLK100M_EXCARD_UF_P

PCIE_CLK100M_MINI_N

PCIE_CLK100M_MINI_P

PCIE_CLK100M_MINI_UF_N

PCIE_CLK100M_MINI_UF_P

PCIE_EXCARD_D2R_N

PCIE_EXCARD_D2R_P

PCIE_EXCARD_R2D_N

PCIE_EXCARD_R2D_P

PCIE_MINI_D2R_N

PCIE_MINI_D2R_P

PCIE_MINI_R2D_N

PCIE_MINI_R2D_P

PLT_RESET_L

PLT_RESET_SWITCH_L

PM_SLP_S3_LSV5

PP1V5_S0_EXCARD_SWIT

CH

PP1V5_S0_L10

GND_AUDIO_AMP - @l1o_lib.L10

GND_AUDIO_DGND - @l1o_lib.L10

GND_AUDIO_HPAMP_PGND

GND_AUDIO_HPAMP_SGND

GND_AUDIO_HPAMP_SW_R

LEFT_ALS_GAIN_SW

LEFT_ALS_GAIN_SW_R

LEFT_ALS_OP_COMP

LEFT_ALS_OP_IN

LEFT_ALS_OUT

LEFT_ALS_OUT_FB

LEFT_GAIN_SETTING

																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																																							</
--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	--	----